

ANDRIY ENTTSEL

Esperienza di ricerca

Università di Bologna

Novembre 2021 – presente

Dottorando

Bologna

Scuola di dottorato in *Electronics, Telecommunications and Information Technologies (ETIT)*

- Analisi delle capacità di rilevamento delle anomalie nei dati compressi in maniera lossy mediante la teoria dell'informazione
- Modellazione dei comportamenti anomali attraverso metodi statistici
- Definizione di nuovi metodi per il pruning delle reti neurali e Neural architecture search

Università di Bologna

Aprile 2021 – Ottobre 2021

Ricercatore borsista

Bologna

Borsa di ricerca dal Centro ricerca sistemi Elettronici Ingegn.Inf. e Telecom. "Ercole De Castro" al vincitore del Bando Prot N./REP. N. 7/85.

- Implementazione dei metodi di rilevazione di anomalie basati sulla compressione dei dati. Questa attività ha contribuito agli articoli sottomessi alla rivista *IEEE Transactions on Signal Processing* ed alla conferenza *ICASSP 2022*
- Studio ed implementazione delle reti neurali basati sul paradigma Bayesiano (*Variational Autoencoder* e *Reti Neurali Bayesiane*) adattati al compito di rilevazione di anomalie.

Esperienze lavorative

Fondazione Alma Mater

Novembre 2021 – Dicembre 2021

Tutor d'aula

Bologna

- Tutor della *Scuola di alta formazione MUNER in Automotive per la mobilità intelligente* per l'anno 2021

Università di Bologna

Febbraio 2021 – presente

Tutor Academico

Bologna

- Tutor del corso *Electronic Systems M* della Laurea Magistrale in *Advanced Automotive Engineering*.

IIS Primo Levi

Febbraio 2021 – Marzo 2021

Docente supplente

Vignola (MO)

- Insegnamento di Scienze e tecnologie elettriche ed elettroniche.

Formazione

Università di Bologna

Settembre 2018 – Febbraio 2021

Laurea Magistrale in *Ingegneria Elettronica*

Bologna

- Voto di laurea: *110/110 con lode*
- Titolo della tesi: *"Rilevatori di anomalie basati su Autonecoder per segnali accelerometrici"*
- Relatore: *Riccardo Rovatti*

Università di Bologna

Settembre 2015 – Ottobre 2018

Laurea triennale in *Elettronica e Telecomunicazioni*

Bologna

- Voto di laurea: *110/110 con lode*
- Titolo della tesi: *"Progetto di una cella CMOS con funzionalità di generatore di corrente con $V_{DD} = 1.2V$ "*
- Relatore: *Antonio Gnudi*

Capacità tecniche

Linguaggi di programmazione: Python, C, Embedded C, Java, VHDL, Matlab, Verilog

Strumenti di sviluppo: Android Studio

Software di progettazione e simulazione: Cadence Virtuoso, LTSpice, Quartus, Agilent ADS, CST Studio Suite

Ambiente per machine learning ed elaborazione del segnale: TensorFlow, Keras, Scikit-learn, pandas, NumPy, SciPy

Lingue

Italiano: madrelingua

Inglese: conoscenza professionale completa

Russo: madrelingua

Ucraino: madrelingua