

CURRICULUM VITÆ

Nicola Pagliarulo

ESPERIENZA LAVORATIVA

Da febbraio 2015: Share-Ing S.r.l.

- **Consulente**
 - Ingegneria del software
 - Ingegneria dei processi
 - Gestione di progetti
 - Project Funding
 - Business Intelligence

Luglio 2001 – gennaio 2015: Sysdata Italia S.p.A.

- (settembre 2008 – gennaio 2015) **Responsabile dell'Unità Ricerca & Sviluppo e Innovazione**
 - Ricerca dei finanziamenti, concezione, pianificazione, proposta, esecuzione, controllo e chiusura di Progetti di Ricerca finanziati, a sportello e a bando
 - Gestione dei rapporti con gli attori esterni (partner, Università, Ministeri, Banche)
 - Valutazione di prodotti tecnologici
- (luglio 2001 – gennaio 2015) **Program Manager** per l'Unità System Integration
 - Analisi dei processi
 - Pianificazione organizzativa ed economica
 - Definizione degli aspetti funzionali e tecnici
 - Redazione della documentazione
 - Gestione dei rapporti con gli enti esterni
 - Predisposizione gare d'appalto
- (gennaio 2003 – ottobre 2013) **Responsabile della Qualità**
 - Responsabile della definizione e dell'applicazione delle politiche per la Qualità in Azienda.
- (luglio 2011 – luglio 2013) **Responsabile della Selezione del Personale**
 - Analisi delle esigenze, selezione delle candidature e colloquio con i candidati
- (gennaio 2008 – luglio 2008) **Responsabile Tecnico** della Filiale del Friuli-Venezia Giulia
- (luglio 2006 – dicembre 2007) **Responsabile Tecnico** della Filiale di Bologna
 - Coordinamento e supervisione dell'insieme delle attività di progetto e di consulenza della Filiale
 - Gestione delle relazioni con il Personale tecnico, con finalità di aggregazione, motivazione, valorizzazione, formazione
 - Gestione delle relazioni con i Clienti, attivi o potenziali, per progetti o offerte
 - Individuazione delle necessità e selezione del Personale
 - Gestione delle infrastrutture tecnologiche della Filiale
- (luglio 2001 – luglio 2008) **Program Manager** per l'Unità Ricerca & Sviluppo e Tecnologie Informatiche
 - Concezione, pianificazione, esecuzione, controllo e chiusura di Progetti di Ricerca finanziati, a sportello e a bando
 - Gestione dei rapporti con gli attori esterni (partner, Università, Ministeri, Banche)

- Valutazione di prodotti tecnologici

Novembre 2000 – luglio 2001: Offnet S.p.A.

▪ **Responsabile del Sistema Informativo Aziendale**

- Coordinamento le attività di manutenzione correttiva, adattativa ed evolutiva dell'insieme del Software Applicativo costituente il Sistema Informativo Aziendale
- Supervisione, d'intesa con la Direzione Marketing, della costante evoluzione del Sito Web aziendale
- Partecipazione, d'intesa con il Responsabile della Qualità, alla ridefinizione delle Procedure Aziendali in relazione alle funzionalità offerte dagli strumenti software che concorrono ad attuarle

Maggio 1997 – novembre 2000: Sysdata Italia S.p.A.

▪ **Program Manager** per l'Unità Ricerca e Sviluppo

- Definizione degli aspetti funzionali e tecnici
- Pianificazione organizzativa ed economica
- Redazione della documentazione
- Gestione dei rapporti con gli enti esterni

▪ (1997 – 2000) **Analista** per il Laboratorio di Produzione Software, poi Unità Ricerca & Sviluppo.

- Progettazione e realizzazione in C++ di strumenti per il Reverse Engineering, nell'ambito di un prodotto leader di mercato.

Maggio 1995 – maggio 1997: Offnet S.p.A.

▪ **Analista-Programmatore**

- Progettazione e realizzazione in C di software per le telecomunicazioni e la gestione di servizi telefonici.

ISTRUZIONE

Laurea in Ingegneria Elettronica, ottenuta presso l'Università degli Studi "La Sapienza" di Roma, con una Tesi di Microelettronica intitolata: "Predittore in tempo reale dell'evoluzione temporale di sistemi dinamici". Obiettivo della tesi è stato il progetto di una macchina in grado di realizzare la predizione di sistemi dinamici mediante gli strumenti offerti dallo studio del caos e dal calcolo parallelo. Presentazione di un contributo personale nell'ambito dell' "ISSM - International Workshop Parallel Computing" ("Parallel computing of the correlation integral of a chaotic system").

Collaborazione con la cattedra di Microelettronica dell'Università "La Sapienza" di Roma nello studio di CMAC, un tipo di rete neurale basato su memorie associative. Supervisione di tesi di laurea sulle applicazioni di CMAC al controllo di dispositivi elettronici e al riconoscimento di immagini.

Diploma di Maturità Scientifica.

Autorizzo il trattamento dei miei dati personali ai sensi del Decreto Legislativo 196 del 30 giugno 2003 e dell'art. 13 GDPR (Regolamento UE 2016/679).